



## دعوت از دانشجویان کامپیوتر و برق علاقه‌مند به گذراندن دوره کارآموزی در آزمایشگاه تحقیقاتی سیستم‌های نهفته ESRL

زمینه‌های فعالیت در تابستان ۹۷

۱- طراحی سیستم‌های نرم‌افزاری Enterprise و مفاهیم VPMS

۲- طراحی سخت‌افزار با FPGA

۳- اردو مسابقات ملی FPGA و مسابقات جهانی ارمنستان

علاقه، تجربه در زمینه‌های یادشده و روحیه کار تحقیقاتی در اولویت می‌باشد.

همچنین دانشجویان علاقه‌مند به شرکت در اردو آمادگی

مسابقات ملی FPGA (سیستم‌های دیجیتال)

مسابقات جهانی میکروالکترونیک ارمنستان

با انتخاب یکی از بخش‌های مسابقه:

طراحی با HDLs و پیاده‌سازی Trax Problems به وسیله FPGA، امنیت سخت‌افزار مبتنی بر FPGA،

طراحی توأمان سخت‌افزار و نرم‌افزار (Codesign)، VLSI، طراحی شیء‌گرا، الکترونیک دیجیتال

لطفاً رزومه و علاقه‌مندی (کارآموزی یا اردو آمادگی یا هر دو) خود را تا پایان تیرماه به [آدرس](#)

[abavafat@sadjad.ac.ir](mailto:abavafat@sadjad.ac.ir) یا [abavafat@yahoo.com](mailto:abavafat@yahoo.com) ارسال نمایند.

با تشکر